

Сведения о научном руководителе

соискателя ученой степени кандидата

Рыженко Игоря Николаевича

по диссертации на тему «Методы, алгоритмы и программные инструменты архитектурно – независимого высокоуровневого синтеза однокристалльных цифровых систем»

по научной специальности 2.3.5 – «Математическое и программное обеспечение вычислительных машин, комплексов и компьютерных сетей»

Фамилия Имя Отчество	Непомнящий Олег Владимирович
Гражданство	Российская Федерация
Ученая степень, наименование отрасли науки, научной специальности, по которой защищена диссертация	Кандидат технических наук, специальность 05.13.11 – «Математическое и программное обеспечение вычислительных машин, комплексов и компьютерных сетей»
Учёное звание	Доцент по кафедре Вычислительная техника
Академическое звание	Канд., техн., наук
Приказ о закреплении научного руководства (Организация, номер и дата)	ФГАОУ ВО «Сибирский федеральный университет», Номер 18363/с дата 02.12.2020
<i>Место работы:</i>	
Полное наименование организации (согласно уставу)	Федеральное государственное автономное образовательное учреждение высшего образования «Сибирский федеральный университет»
Ведомственная принадлежность организации	Министерство науки и высшего образования Российской Федерации
Наименование структурного подразделения	Институт космических и информационных технологий
Должность	Профессор, заведующий кафедрой «Вычислительная техника»
Почтовый адрес организации	660041, Красноярский край, г. Красноярск, пр. Свободный, 79
Веб-сайт организации	https://www.sfu-kras.ru/

Адрес электронной почты	onepomnuashy@sfu-kras.ru
Номер рабочего телефона	+7(391)249-75-61
<p>Список основных публикаций в соответствующей сфере исследования в рецензируемых научных изданиях за последние 5 лет (не более 15 публикаций):</p>	
<p>1. О.В. Непомнящий, И.Н. Рыженко, А.И. Легалов. Метод архитектурно-независимого высокоуровневого синтеза. // Известия ЮФУ. Технические науки. 2018. Т. 8. С. 36 – 47.</p>	
<p>2. O. V. Nepomnyashchiy, I. V. Ryzhenko, V. V. Shaydurov, N. Y. Sirotinina, A. I. Postnikov. The VLSI High-Level Synthesis for Building Onboard Spacecraft Control Systems. // Proceedings of the Scientific-Practical Conference "Research and Development - 2018". 2018. P. 229–238</p>	
<p>3. Nepomnyashchiy O., Leshenko S. Problems of verifying large projects in the end-to-end design of computer systems on a chip. //Anthology of scientific research papers "Space Engineering, Technologies & Exploration". ECM Space Technologies GmbH, Berlin, Germany. 2018. p.181-186.</p>	
<p>4. O. V. Nepomnyashchiy. Pulsed voltage regulator with digital control for autonomous power supply system //Bulletin of the Tomsk Polytechnic University, Geo Assets Engineering. 2018. V. 329 (11), p. 61-73.</p>	
<p>5. Nepomnyashchiy O., Goreva V. Dynamically reconfigurable single-chip computing modules in digital control circuits for space vehicles. //Anthology of scientific research papers "Space Engineering, Technologies & Exploration". ECM Space Technologies GmbH, Berlin, Germany. 2018. p.176-181</p>	
<p>6. I.N. Ryzhenko, A.E. Lutsenko, O.G. Varygin, O. V. Nepomnyashchiy. Carrier compensation mode implementation in satellite communication channels // IEEE: 2019 International Siberian Conference on Control and Communications (SIBCON). Tomsk, 2019.</p>	
<p>7. O.V. Nepomnyashchiy, Y. V. Krasnobaev, A. Yablonsky, V. Potekhin, N. Sirotinina. Ensuring minimum duration of transient processes in switched voltage regulators with digital control. //EAI Endorsed Transactions on Energy Web/ 2019. V.19(24): e6.</p>	
<p>8. Nepomnyashchiy, O., Khantimirov, A., Galayko, D., Sirotinina, N. Method of Recurrent Neural Network Hardware Implementation/// Advances in Intelligent Systems and Computing, 1225 AISC. 2020. p. 429-437.</p>	
<p>9. Nepomnyashchiy, O., Kazakov, F., Ostroverkhov, D., Tarasov, A., Sirotinina, N. A neural regulator for efficient control of electric vehicle motors //EAI Endorsed Transactions on Energy Web. 2020. V. 7 (28), art. no. e3.</p>	

10. О.В. Непомнящий, И.Н. Рыженко. Метод высокоуровневого синтеза и программный инструментарий для описания алгоритмов функционирования СБИС // Программная инженерия, г. Москва. 2020. Т. 1. С. 34-39.

11. O.V. Nepomnyashchiy, A.V. Tarasov, Yu.V. Krasnobaev, V.N. Khaidukova. Model of a neural network adaptive system for a digital control loop of an electric drive. //Science Intensive Technologies. 2021. P. 34-42.

12. А. И. Легалов, Непомнящий О. В., Рыженко И. Н., Шайдуров В. В. Методы преобразования параллелизма в процессе высокоуровневого синтеза СБИС // Моделирование и анализ информационных систем. 2022. Т. 29. № 1. С. 60-72.

AA